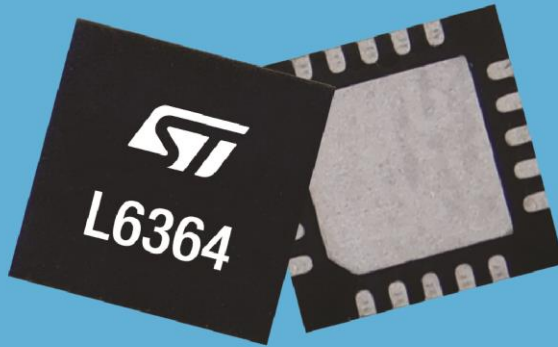




life.augmented



Dual I/O-Link and SIO transceiver for industrial sensor applications



意法半導體靈活可配置雙通道I/O-Link和SIO雙模收發器簡化感測器連線

【台北訊，2020年10月16日】—橫跨多重電子應用領域、全球領先的半導體供應商意法半導體（STMicroelectronics，簡稱ST；紐約證券交易所代碼：STM）L6364收發器為IO-Link設備連線帶來更多彈性。除了DC/DC轉換器和雙模UART收發器之外，新產品還提供兩條通訊通道，可以設定為雙輸出，提升驅動電流強度。

L6364支援IO-Link的COM2（38.4 kbaud）和COM3（230.4 kbaud）兩種通訊速率，以及標準單輸入/輸出（SIO）通訊模式。兩路輸出是由一個IO-Link CQ腳位和一個標準DIO腳位所組成，每個輸出腳位均具備浪湧脈衝防護和極性反接保護功能。可設定驅動電流強度，最大250mA，兩個通道可以並聯，驅動電流可達500mA。

L6364透過晶片上SPI連接埠與主微控制器（MCU）連線，透過附帶的中斷腳位報告診斷事件，使用UART或單字節或多位元組（SPI）模式與MCU交換感測器資料。晶片內整合UART支援IO-Link消息排序（M-Sequencing），工作模式可以設為IO-Link或標準單輸入/輸出（Single-Input/Output，SIO），在一個IO-Link 8位元資料中，M-Sequencing大小不受限制。內部資料緩衝區最多支援15個8位元資料。

在正常啟動時，MCU透過SPI介面配置L6364，初始為SIO裝置通訊模式，驅動MCU配置的輸出

腳位。如果晶片與IO-Link主站連線，則主站可以透過發送喚醒請求，啟動晶片的IO-Link通訊模式。

這款高整合度的收發器包括一個輸出電壓可被設定的DC/DC降壓變換器，以及輸出電流50mA的3.3V和5V低壓降穩壓器（Low-Dropout Regulator，LDO）。LDO穩壓器電源可以是外部電源或DC/DC變換器；LDO穩壓器與晶片外部腳位連線，為MCU和感測器供電。

L6364的設計強調靈活性和易用性，包括5V至35V的寬工作電壓。新產品還提供彈性的保護功能，熱關斷、UVLO（欠壓鎖定）以及欠壓、過壓和可配置的閾值超載偵測。L6364還配備短路、接地和Vcc電源斷開檢測。此外，當超過了預設閾值時，收發器還能透過中斷腳位為MCU提供更多的診斷資訊，包括喚醒識別、短路、欠壓以及經過校準的7位元溫度感測器讀數。

L6364現已量產，其採用4mm x 4mm QFN-20L封裝。2020年底，意法半導體將推出一款2.5mm x 2.5mm 19焊點晶圓級晶片級封裝。

更多資訊，請造訪：www.st.com/l6364-pr。

關於意法半導體

意法半導體（STMicroelectronics；ST）擁有46,000名半導體技術、產品和方案的創新和創造者，掌握半導體供應鏈和最先進的製造設備。作為一家獨立的半導體設備製造商，意法半導體與逾十萬客戶、上千合作夥伴一起研發產品和解決方案，共同打造生態系統，一同攜手應對各種挑戰和機會，滿足世界對於永續發展之更高的需求。意法半導體的技術讓人們出行更智慧、電力和能源管理更高效、物聯網和5G技術應用更廣泛。詳情請瀏覽意法半導體官方網站：<http://www.st.com>。

###

媒體聯絡人

意法半導體

何艾純 Vicky Ho

資深企業公關

電話：+886-2-6603-2505

手機：+886 919 563 977

Email：vicky.ho@st.com