

法國「電子 2030」開幕儀式於意法半導體 Crolles 工廠舉行

- 意法半導體是法國微電子研發和第一工業部署五年策略計畫的領頭企業之一
- 「電子 2030」產業計畫將為二十個成員國的「歐洲共同利益重點專案之微電子與通訊技術 (IPCEI ME / CT)」做出貢獻

【台北訊，2022年7月19日】— 服務橫跨多重電子應用領域的全球半導體領導商意法半導體 (STMicroelectronics，簡稱ST；紐約證券交易所代碼：STM) 宣布，日前法國「電子2030」計畫 (Electronique 2030) 開幕儀式在法國格勒諾布爾 (Grenoble) 附近之結合研發、製造為一體的意法半導體Crolles工廠舉行。出席本次開幕儀式的嘉賓包括法國總統馬克宏 (Emmanuel Macron)；法國經濟、財政、工業和數位主權部長布魯諾·勒梅爾 (Bruno Le Maire)；高等教育和研究部長茜爾薇·勒達尤 (Sylvie Retailleau)；民主振興部部長代表暨政府發言人奧利維埃·維朗 (Olivier Veran)；外貿、經濟吸引力與法國海外僑民部部長代表奧利維埃·貝希 (Olivier Becht)；歐盟委員會內部市場執行委員蒂埃裡·布勒東 (Thierry Breton)，以及來自法國中央、地區和地方之政府代表。列席本次活動的尚有格羅方德 (GlobalFoundries)、CEA-Leti實驗研究室和Soitec等來自半導體和電子產業的意法半導體合作夥伴。

「電子2030」計畫隸屬於2021年10月公布之「法國2030年」的產業投資計畫，旨在鞏固法國電子產業的領先地位，以因應從上游研究到下游的應用，以及整個產業鏈在當前和未來所面臨的挑戰。半導體產品對很多工業乃至整個經濟而言都具有策略意義，亦支援歐盟綠色新政下的低碳經濟轉型目標，為智慧出行和物聯網提供高效能技術、晶片和解決方案。

經歐盟委員會協調後，多達20個成員國決定借鏡「歐洲共同利益重點專案之微電子 (IPCEI ME)」的成功經驗，啟動一個新IPCEI專案—「歐洲共同利益重點專案之微電子和通訊技術 (IPCEI ME / CT)」。該新專案共吸引一百多家企業參與，目標是建立完整的半導體價值鏈，並支援研發創新 (Research, Development, and Innovation, RDI) 及第一工業部署 (First Industrial Deployment, FID)。IPCEI ME / CT專案共分為四個小組：SENSE (數位感知)、THINK (嵌入式處理)、ACT (功率電子) 和 COMMUNICATE (通訊零件)。

同時，法國總統馬克宏宣布，2022年至2026年將金援意法半導體等參與IPCEI ME / CT專案的15家主要法國企業。資金將用於意法半導體研發製造工廠所參與之該專案的四個小組，特別是Crolles、Grenoble、Rennes、Rousset和Tours等五家工廠，具體包含：高效能低功耗MCU及相關技術研發、新嵌入式相變快閃記憶體FD-SOI技術、採用創新嵌入式快閃記憶體CMOS技術架構的邊緣人工智慧、採用矽基氮化鎵的創新功率電子技術、採用先進3D整合技術的智慧光學感測器、嵌入式人工智慧、射頻技術，以及5G、6G晶片等。

IPCEI ME / CT專案之資金仍待歐盟委員會核准。

關於意法半導體

意法半導體擁有48,000名半導體技術的創造者和創新者，掌握半導體供應鏈和先進的製造設備。身為一家半導體垂直整合製造商（IDM），意法半導體與逾二十萬家客戶、數千名合作夥伴一起研發產品和解決方案，共同建立生態系統，協助利益關係人因應各種挑戰和新機會，滿足世界對永續發展之更高的需求。意法半導體的技術讓人們出行更智慧，電力和能源管理更高效，物聯網和互聯技術應用更廣泛。意法半導體承諾將於2027年實現碳中和。詳情請瀏覽意法半導體公司網站：www.st.com。