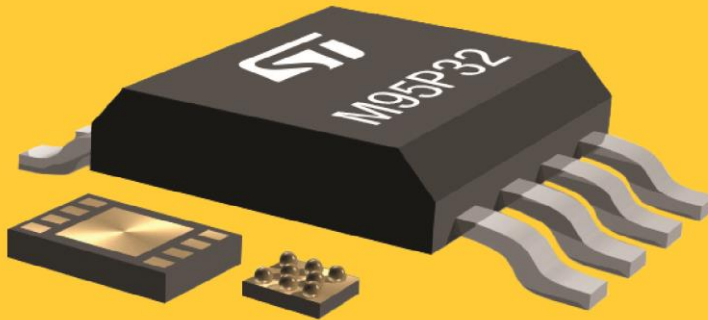




life.augmented

新聞稿



32Mbit Serial Page EEPROM for Ultra-low power applications



意法半導體突破非易失性記憶體技術 領先業界推出串列頁EEPROM

【台北訊，2022年7月22日】—服務橫跨多重電子應用領域的全球半導體領導商意法半導體（STMicroelectronics，簡稱ST；紐約證券交易所代碼：STM）藉由在串列EEPROM技術領域專業經驗的積累，率先業界推出串列頁EEPROM（Serial Page EEPROM）。這款全新類別的EEPROM是一種SPI序列介面的高容量頁可抹除記憶體，具備獨步業界且前所未有之讀寫靈活性、讀寫性能和超低功耗等性能。意法半導體新串列頁EEPROM產品家族前期先推出32Mbit的M95P32，之後將增加16Mbit和8Mbit產品。

此創新架構讓設計人員能夠在同一記憶體上管理韌體和彈性存儲資料，這種組合過去尚未存在。更高的記憶體整合度可以減少終端產品的物料清單（BoM）成本、縮短上市時間、增加應用價值，並實現尺寸更小的超低功耗模組，進而延長電池使用壽命。這些元件是在新系統設計中執行多合一非揮發性記憶體，並適用於工業物聯網模組、穿戴式裝置、醫療保健、電子貨架邊緣標籤、智慧計量和5G光纖模組等新系統設計。

作為一個全新的開發成果，串列頁EEPROM整合意法半導體的e-STM 40nm非揮發性記憶體（Non-Volatile Memory，NVM）單元專利技術與新的智慧存儲頁架構，兼具高儲存容量、位元組抹寫彈性和高耐抹寫次數，既有利於韌體管理，又能簡化資料記錄。新產品亦具備讀取、抹除和寫入時間短之特點，快速上傳下載速度則可降低製造成本且減少應用停機時間。快速上電和四路輸出進一步加速應用喚醒速度。

整合這種新簡化記憶體可優化企業擁有成本、提升產品易用性、簡化軟體研發，以及提升產品可靠性。串

列頁EEPROM是一個成本相較FRAM更低的非揮發性記憶體解決方案，功耗比串列快閃記憶體（serial Flash）更低，且功能和易用性較Dataflash產品更佳。

關於意法半導體

意法半導體（STMicroelectronics; ST）擁有46,000名半導體技術、產品和方案的創新和創造者，掌握半導體供應鏈和最先進的製造設備。作為一家獨立的半導體設備製造商，意法半導體與逾十萬客戶、上千合作夥伴一起研發產品和解決方案，共同打造生態系統，一同攜手應對各種挑戰和機會，滿足世界對於永續發展之更高的需求。意法半導體的技術讓人們出行更智慧、電力和能源管理更高效、物聯網和5G技術應用更廣泛。詳情請瀏覽意法半導體公司網站：www.st.com。